

## Informace o obhajobách doktorských disertačních prací

**Ing. Zdeněk Vašíček** ve čtvrtek 31. 5. 2012 úspěšně obhájil disertační práci.

Obor: Výpočetní technika a informatika

Název práce: Acceleration Methods for Evolutionary Design of Digital Circuits

Školitel: prof. Ing. Lukáš Sekanina, Ph.D.

Oponenti: Dr. Julian F. Miller  
The Department of Electronics, University of York, UK

prof. Ing. Ivan Zelinka, Ph.D., FEI VŠB-TU Ostrava